Übungsblatt – Kapitel 01

Computerarchitektur und PC-Aufbau

Von-Neumann · BIOS/UEFI · MBR/GPT · POST · Buse · Architekturen

Name: _____	**Datum:** _____

Legende: **[L]** Lückentext **[MC]** Multiple Choice **[RF]** Richtig/Falsch **[ZU]** Zuordnung
Zeit: ca. 20 Min. (ca. 15 Min. Bearbeitung, ca. 5 Min. Besprechung)

1

Multiple Choice *Welche Aussage zum Von-Neumann-Modell ist KORREKT?*

[ ] A) Programm und Daten liegen in getrennten Speicherbereichen.
[ ] B) Das Rechenwerk führt Steueraufgaben aus.
[ ] C) Programm und Daten teilen sich denselben Speicher.
[ ] D) Der Systembus besteht ausschließlich aus dem Datenbus.

2

Zuordnung *Ordnen Sie jedem Baustein die passende Erklärung zu (Buchstabe in das Kästchen).*

Nr. Begriff → Beschreibung (Buchstabe eintragen)

1 Steuerwerk (CU) [___] a) Holt, dekodiert und steuert Befehlsausführung
2 Rechenwerk (ALU) [___] b) Führt arithmetische und logische Operationen aus
3 Speicherwerk [___] c) Hält Programm und Daten gemeinsam (Stored-Program)
4 Eingabewerk [___] d) Liest Daten von außen ein (Tastatur, Maus)
5 Ausgabewerk [___] e) Gibt Ergebnisse aus (Monitor, Drucker)

3

Lückentext *Vervollständigen Sie den Text über den Systembus.*

Der Systembus besteht aus drei Teilbussen. Der _____ gibt Speicheradressen vor und ist unidirektional.
Der _____ überträgt die eigentlichen Daten bidirektional.
Der _____ koordiniert Lese- und Schreibvorgänge.
Die Busbreite des Adressbusses bestimmt den maximal adressierbaren _____.

Wortbox: *Speicher* | *Steuerbus* | *Datenbus* | *Adressbus*

4

Richtig / Falsch? *Markieren Sie für jede Aussage Richtig (R) oder Falsch (F).*

#	Aussage	R	F
1	UEFI unterstützt nur MBR-Partitionierung (max. 2,2 TB).	[ ]	[ ]
2	Secure Boot ist eine UEFI-Funktion und schützt den Bootvorgang.	[ ]	[ ]
3	GPT erlaubt unter Windows bis zu 128 primäre Partitionen.	[ ]	[ ]
4	BIOS steht für „Basic Input/Output System" und arbeitet im 16-Bit-Realmode.	[ ]	[ ]
5	Der POST wird nach dem Laden des Betriebssystems durchgeführt.	[ ]	[ ]

5

Multiple Choice *Welcher Piepcode signalisiert beim AMI-BIOS einen RAM-Fehler?*

[ ] A) 1 kurzer Piep
[ ] B) 3 kurze Pieps
[ ] C) 1 langer + 2 kurze Pieps
[ ] D) Dauerton

6

Zuordnung *Ordnen Sie den Begriffen die passende Erklärung zu.*

Nr. Begriff → Beschreibung (Buchstabe eintragen)

1 MBR [___] a) Max. 4 primäre Partitionen, max. 2,2 TB Laufwerksgröße
2 GPT [___] b) Selbsttest beim Start: CPU, RAM, GPU, Peripherie prüfen
3 Secure Boot [___] c) Bis 128 Partitionen, bis 9,4 ZB Laufwerksgröße
4 POST [___] d) UEFI-Funktion: prüft digitale Signatur des Bootloaders

7

Lückentext *Vervollständigen Sie den Text über die Bootsequenz.*

Nach dem POST lädt das BIOS/UEFI den _____.
Bei MBR liegt dieser in Sektor _____ der Festplatte.
Bei UEFI wird er von der _____-Partition geladen.
Anschließend übergibt er die Kontrolle an den OS-_____.

Wortbox: *EFI* | *Kernel* | *0* | *Bootloader*

8

Richtig / Falsch? *Markieren Sie für jede Aussage Richtig (R) oder Falsch (F).*

#	Aussage	R	F
1	Harvard-Architektur hat getrennte Busse für Programm und Daten.	[ ]	[ ]
2	Moderne Desktop-CPUs nutzen ausschließlich die Harvard-Architektur.	[ ]	[ ]
3	Der Von-Neumann-Bottleneck beschreibt den Engpass zwischen CPU und RAM.	[ ]	[ ]
4	Mikrocontroller und DSPs verwenden oft die Harvard-Architektur.	[ ]	[ ]

9

Multiple Choice *Welche Aussage zu MBR und GPT ist KORREKT?*

[ ] A) MBR unterstützt mehr Partitionen als GPT.
[ ] B) GPT ist nur mit Legacy-BIOS kompatibel.
[ ] C) MBR max. 2,2 TB; GPT unterstützt deutlich größere Laufwerke.
[ ] D) Beide Partitionsstile sind identisch.

10

Zuordnung *Ordnen Sie den Bus-Bezeichnungen die passende Erklärung zu.*

Nr. Begriff → Beschreibung (Buchstabe eintragen)

1 Adressbus (32 Bit) [___] a) Kann max. 4 GB RAM adressieren (2^{32})
2 Datenbus (64 Bit) [___] b) Überträgt 8 Byte pro Taktzyklus
3 Steuerbus [___] c) Moderne CPU-Chipsatz-Verbindung (ersetzt Northbridge)
4 DMI [___] d) Übermittelt Signale wie Read, Write, Interrupt